

Verbale della Riunione del CdS

Laurea Magistrale in Ingegneria Elettronica

N.2 del 2025

del 14/04/2025

Il giorno 14 aprile 2025, alle ore 16:00, a seguito di regolare convocazione del Coordinatore, trasmessa via e-mail il 09 aprile 2025, il Consiglio di CdS Magistrale in Ingegneria Elettronica si riunisce telematicamente per discutere sul seguente ordine del giorno:

Ordine del giorno

- 1) Comunicazioni
- 2) Regolamento Didattico 2025-26
- 3) Varie ed eventuali.

Presiede l'adunanza la Coordinatrice Prof.ssa Daniela De Venuto, funge da Segretario verbalizzante il Prof. Marco Scarpetta.

Lista dei presenti

Docenti	Presente	Assente giustificato	Assente
Prof. F. Attivissimo	x		
Prof. G. Avitabile		x	
Prof. ssa Prof.ssa C. Ciminelli	x		
Prof. G. Coviello		x	
Prof. F. De Leonardis	x		
Prof. F. Dell'Olio	x		
Prof. ssa D. De Venuto	x		
Prof.ssa A. M. Loconsole	x		
Prof. C. Marzocca	x		
Prof. L. Mescia		x	
Prof. D. Palmisano	x		
Prof. V. Passaro	x		
Prof.ssa M. Rizzi	x		
Prof. M. Scarpetta	x		

Rappresentanti degli studenti

Sig.	P. Nuges	x		
------	----------	---	--	--

Rappresentante personale TAB del Gruppo di gestione AQ

Sig.ra	M. Corsini	x		
--------	------------	---	--	--

1. Comunicazioni

1.1 Approvazione del verbale della seduta precedente

Il coordinatore porta in approvazione il Verbale della seduta del CdS del 23/01/2025, e l'assemblea approva all'unanimità.

1.2. Deadline della trasmissione della SUA e della scheda del Riesame Annuale

Il Coordinatore informa che, nel corso della riunione del PQA dello 09/04/2023, sono stati illustrati i principali esiti dell'analisi condotta dal PQA in relazione fenomeno del drop-out e sulla regolarità delle carriere degli studenti del nostro ateneo.

È emerso, in particolare, un tasso medio di abbandono, tra primo e secondo anno, del 20% e del 5% rispettivamente per i corsi di laurea triennali e magistrali, e criticità legate al numero di studenti fuori corso, con particolare riguardo ai corsi di laurea magistrale. Il PQA rimanda a ciascun coordinatore il compito di indagare le cause del fenomeno nei singoli CdS e di individuare, in modo consapevole e contestualizzato, possibili azioni di miglioramento, da integrare nel processo di Riesame.

La redazione del Rapporto di Riesame Annuale (RRAi), la cui scadenza per la compilazione e trasmissione è fissata al 30 aprile 2025 dopo l'approvazione da parte del CdD del 29 aprile 2025. Nella compilazione del RRAi, il PQA raccomanda di integrare le evidenze emerse dal Cruscotto della didattica e proporre, azioni di miglioramento coerenti con le criticità rilevate.

2. Regolamento Didattico 2025-2026

Il Coordinatore di corso di studi illustra le modifiche proposte nel nuovo Regolamento didattico 2025-2026 della Laurea Magistrale in Electronics Engineering, mostrando il testo del documento che ha preventivamente condiviso, inviandolo per email ai Consiglieri.

Al presente verbale si allega il documento che riporta il Regolamento Didattico 2025-2026 nella sua versione originale, oggetto della discussione.

Il Coordinatore fa presente che vengono proposti 2 panieri, uno (Tabella I) per la scelta dei 12CFU di discipline con contenuti affini, ed uno (Tabella II) per la scelta delle 2 materie a scelta.

La Tabella II racchiude tutte le discipline in Tabella I oltre ad alcune discipline opzionate usualmente dagli studenti nei loro piani di studio.

Nelle proposte di discipline da inserire nella Tabella1 e pervenute al Coordinatore dai vari SSD sono presenti 5 discipline mutate e numerose discipline di nuova istituzione.

Per poter verificare la numerosità degli studenti interessati alle discipline di nuova istituzione ed eventualmente decidere se erogarle o meno, si opta per l'inserimento di queste ultime nel II semestre del I anno o nel primo semestre del II anno.

Il rappresentante degli studenti Pietro Nugnes fa presente che il secondo semestre del I anno sarebbe troppo pesante e pertanto il Prof. Vittorio Passaro suggerisce di spostare la sua disciplina Micro and Nanoelectronic Devices al I semestre del I anno. La proposta viene da tutti accolta.

La prof. De Venuto fa presente che ha modificato il nome della sua disciplina (Design of Electroic Integrated Systems) in modo che sia più attinente al contenuto del corso e pertanto si denominerà: Design of Analog Integrated Circuits.

Ha inoltre ricevuto i nomi di 6 discipline dalla prof.ssa Ciminelli ma non ha ricevuto il programma di tali discipline. La Prof.ssa Ciminelli rassicura che saranno a breve trasmessi i programmi.

Il prof. Palmisano fa presente che anche dal settore Telecomunicazioni arriveranno delle discipline di nuova istituzione.

La numerosità delle materie apre una ampia discussione sulla sostenibilità e sulla fattibilità della proposta di regolamento.

Il Consiglio approva la proposta ma chiede al Coordinatore di verificare la fattibilità e sostenibilità della

proposta.

3. Varie ed eventuali.

Non ci sono varie ed eventuali.

La riunione ha termine alle ore 17:20.

Il Segretario Verbalizzante

Il Coordinatore del CdS